La Supercomputación como arma

Isidro Cano

Director de Supercomputación

HP Iberia

Intención

ores que
ulos

- Se detiene el progreso de las cpu's monolíticas cada vez más rápidas.
- CPU -> Multi-core -> Many-core
- La frecuencia de reloj (GHz) se congela.
- Más velocidad de cálculo pasa de ser un problema de hw a un problema de sw
- La ley de Moore ya no sale gratis. Coste de Licencias sw según #cores

Supercomputación

- Ingeniería
- Ciencias de la Vida
- Defensa y seguridad
- Investigación

Cloud Computing

- Análisis financiero
- Creación contenidos digitales
- Streaming Media

Web 2.0

- Comercio elec.
- Media Interactiva
- Juegos On-Line

- Facilidad de control y administración
- Centralización de costes; posibilidad de mayores inversiones en recursos
- Herramienta colaborativa para investigadores
- Flexibilidad: los recursos pueden ser reasignados en tiempo real
- Disponibilidad asegurada
 - 24x7
 - Copias de seguridad
 - Mayor velocidad de proceso

de Windows

Descompre
si

Aplicaciones
gráficas

Viejo paradigma

Tecnología

Nuevo paradigma

Beneficios

Innovación basada
en estándares

Amplia gama de
soluciones HPC
basadas en el usuario

Supercomputación
accesible y viable

Menos coste de
explotación
Lograr rendimiento y
fiabilidad

Alcanzar soluciones
óptimas para cada
problema
Desplegar soluciones
fácil y rápidamente

Más investigación,
ingeniería y análisis

Crecimiento

Siempre hay algo nuevo

Nunca hay suficiente para atender a los usuarios

Se necesita reducir el tiempo de implantación

Costes

Las nuevas tecnologías “prometen” ahorros

“La energía ni se crea ni se destruye, se factura”

Riesgos

¿Quién tiene experiencia en HPC?

¿En quién voy a confiar?

12,288 Gflop/s
1 T
Consumo: 0,02 MW
Coste: < \$1M

Source: IDC Sept 2009

SPECpower_ssj2008

Elementos para ahorrar energía

Dynamic Smart Cooling

Thermal Logic

Modular Cooling System

3-Phase PDU

Power Regulator

Active Cool Fans

Tendencias tecnológicas

Other Technology Trends

37 core photonic crystal fiber (PCF)

HP CONFIDENTIAL

Second level
 Third level
 Fourth level

- Proyecto Tesla/CUDA
- 20X
- 9X
- Aplicación
- Piloto
- Modelizado "Reservoir"
- Clusters de servidores
- Características

Arquitectura que comparte alimentadores y ventiladores

- 4U Chassis
- Standard 19" racks, con cableado de I/O frontal
- Menor peso (transporte más barato)
- Flujo de aire sin restricciones
- Nodos individuales

- 94% Platinum Common Slot Power Supplies

Cold Plates

Elbow Fitting

Y-Connectors

Straight Fitting

- Circuit Master
- Second level
- Third level
- Fourth level
- Fifth level

Converged Fabrics

Multiple Fabrics High CapEx and High TCO

Single InfiniBand Fabric Low CapEx and Optimal TCO

“One Wire”

INFINIBAND
TRADE ASSOCIATION MEMBER

Scale-up Storage

Scale-out Storage

	SAN no virtualizada	LeftHand SANs
Rendimiento	Limitado	Sin restricciones
Escalabilidad	Disruptiva	Online
Disponibilidad	Componentes redundantes	Más allá de la caja
Manajabilidad	Compleja	Simple

Flexibilidad

Densidad
Hasta

Entrega en 6 semanas

Eficacia

CMOS chip with memristive devices

•

Conclusiones

El Large Hadron Collider

El acelerador de partículas del CERN
El mayor organismo de investigación
El mayor proyecto científico
MISION: descubrir el origen del universo

Tim Berners-Lee, científico del CERN, inventó la World Wide Web (WWW) en 1989
El CERN creó el concepto de GRID por necesidad de cálculo masivo en 2000

$17\frac{1}{4} + \frac{3}{4}$
 $28\frac{1}{2} - \frac{1}{2}$
 $437\frac{1}{2} + 1\frac{1}{4}$
 $87\frac{3}{4} * \frac{1}{2}$
 $5\% * 65\% \frac{1}{2} 65$
 $4\frac{1}{4} + \frac{1}{4} 14\frac{1}{2} + 87\frac{3}{4} * \frac{1}{2}$
 $7\frac{1}{4} - \frac{1}{2} 67\frac{1}{2} - \frac{1}{2} 50\frac{1}{2}$
 $0\frac{1}{2} + \frac{3}{4} 10\frac{1}{2}$
 $7\frac{1}{5} + \frac{1}{4} 17\frac{1}{4}$
 $8\frac{1}{2} - \frac{1}{2}$
 $7\frac{1}{5} + \frac{1}{4}$
 $7\frac{1}{5}$
 $7\frac{1}{5}$
 $7\frac{1}{5}$

Original

Tracemos el
camino a seguir